



Ministerio de Cultura y Educación
 Universidad Nacional de San Luis
 Facultad de Ingeniería y Ciencias Agropecuarias
 Departamento: Ingeniería
 Area: Electrónica

(Programa del año 2012)
 (Programa en trámite de aprobación)
 (Presentado el 03/12/2012 19:52:36)

I - Oferta Académica

Materia	Carrera	Plan	Año	Período
Electrónica Básica	Ingeniería Industrial	004/0 4	2012	1° cuatrimestre

II - Equipo Docente

Docente	Función	Cargo	Dedicación
BIANCHI, DANIEL GUILLERMO	Prof. Responsable	P.Asoc Exc	40 Hs
GUIDI, MARIO ALBERTO	Responsable de Práctico	JTP Semi	20 Hs
GOMINA, GUILLERMO DANIEL	Auxiliar de Práctico	JTP Semi	20 Hs

III - Características del Curso

Credito Horario Semanal				
Teórico/Práctico	Teóricas	Prácticas de Aula	Práct. de lab/ camp/ Resid/ PIP, etc.	Total
2 Hs	0 Hs	2 Hs	2 Hs	6 Hs

Tipificación	Periodo
B - Teoria con prácticas de aula y laboratorio	1° Cuatrimestre

Duración			
Desde	Hasta	Cantidad de Semanas	Cantidad de Horas
14/03/2012	22/06/2012	15	90

IV - Fundamentación

El Curso de Electrónica Básica se fundamenta en la necesidad de:

1°- tomar el conocimiento de los basamentos teóricos de la física de los materiales semiconductores , con el fin de comprender los comportamientos que los hacen aptos para el desarrollo de dispositivos discretos e integrados útiles para la generación, la modificación, la adaptación, el control, la amplificación, la codificación, el almacenamiento, etc. de señales eléctricas y su conversión de y a otro tipo de energía.

2°-De conocer tales dispositivos, aprender y aplicar la tecnología básica para interconectarlos entre sí, con el fin de realizar funciones determinadas. Es un Curso de iniciación y básico sobre los circuitos discretos e integrados y sus aplicaciones en electrónica analógica y digital. Los cursos de Física y Teoría de Circuitos le dan basamento para su construcción, así como Electrónica Industrial es su prolongación. Esta asignatura constituía hasta el reciente cambio de Plan, una Unidad de la entonces denominada Electrónica.

La electrónica ha avanzado muy rápidamente en la integración de circuitos, y estos son cada vez más complejos, de cada vez mayor cantidad de elementos, cada vez de menor tamaño y consumo, y más económicos. Su estudio cambia y lo sigue haciendo al ritmo de esa evolución, en el sentido de hacer obtener a los alumnos capacidades de analizar y diseñar sistemas que combinen distintos circuitos integrados. Saber como interconectarlos y hacerlos trabajar en su rango de funcionamiento. Para llegar a este punto, el estudiante debe saber interpretar el funcionamiento interno de dichos circuitos, y para ello se han desarrollado invaluables sistemas que son de gran ayuda en la visualización del trabajo de los circuitos. Uno de estos, Pspice es un software que permite realizar análisis, simulación de circuitos y ver sus resultados gráficos, resultando un complemento

ideal a tradicionales métodos. La clase de exposición magistral va cediendo terreno, quedando reducida a cada vez más esporádicas explicaciones de carácter general y/o particular, principalmente con el objetivo de ubicar y clarificar el ataque al tema a desarrollar. Este termina siendo abordado por la ejercitación comprensiva, los problemas específicos a resolver, y como se dijo más arriba con los software que son cada vez más amigables.

V - Objetivos / Resultados de Aprendizaje

Que el estudiante;

- comprenda el funcionamiento del diodo, del transistor de juntura bipolar y del transistor de efecto de campo.
- adquiera los conocimientos básicos de circuitos con dispositivos electrónicos.
- adquiera la capacidad de analizar y diseñar circuitos electrónicos básicos y de interconectarlos entre si.
- sea capaz de analizar y diseñar circuitos usando C.I. analógicos.
- sea capaz de analizar, diseñar e interconectar C.I. digitales básicos.
- adquiera la capacidad de comprender los nuevos dispositivos que vayan apareciendo.
- adquiera la preparación necesaria en la resolución de problemas prácticos, que le permita actuar a satisfacción en cursos posteriores de aplicación específica.
- conozca y sepa interpretar y analizar funcionamientos de circuitos fundamentales, así como reconocerlos como partes de otros sistemas mas complejos, interpretando esquemas en bloques.
- se familiarice a través de numerosas Prácticas de Laboratorio con los dispositivos y circuitos electrónicos, discretos e integrados.
- Se familiarice con el software Pspice en el análisis y simulación de circuitos

VI - Contenidos

PROGRAMA ANALÍTICO

UNIDAD 1:Física Electrónica:

- a.- Balística electrónica. Comportamiento de un electrón en un campo eléctrico, en un campo magnético y en una combinación de ambos. Aplicaciones.
- b.- Semiconductores. Modelos atómicos. Conducción en semiconductores. Portadores de carga.
- c.- Recombinación. Movilidad. Semiconductores tratados. Efecto Hall.
- d.- Emisión electrónica. Termoiónica. Por campo eléctrico elevado. Emisión secundaria. Fotoemisión y fotoconducción. Conducción en gases. Dispositivos.

UNIDAD 2: Diodo Semiconductor. Análisis de los circuitos con diodos:

- a.- Diodo semiconductor. Juntura pn. Ecuación del diodo. Curvas características. Efectos de la temperatura. Capacitancias. Ruptura de la juntura.
- b.- Diodo ideal. Circuito equivalente lineal por tramos. Análisis de circuitos con diodos. Recta de carga en continua. Resistencia dinámica. Resistencia de carga en alterna. Sistemas de diodos. Generación de funciones. Diodo Schottky. Diodo Zener. Efectos de la temperatura. Características de los fabricantes.
- c.- Rectificación. Principales circuitos. Regulación y rendimiento de rectificación. Factor de ondulación. Filtros para rectificadores.

UNIDAD 3:Transistor de juntura y de efecto de campo. Circuitos:

- a.- Amplificadores básicos. Transistor de juntura. Amplificador de base común. Las uniones de emisor y colector. Corrientes en el transistor de juntura. Factores que afectan la ganancia. Amplificador de emisor común. Modelo de Ebers-Moll. Transistor Schottky.
- b.- Análisis gráfico de circuitos. Amplificador básico. Máxima variación simétrica. Ubicación arbitraria del punto Q. Calculo de potencias. Condensador de desacoplo infinito. Condensador de acoplamiento infinito. Seguidor de emisor.
- c.- Teoría de Funcionamiento del FET y MOSFET. El amplificador Fet. MOS de simetría complementaria. MESFET. El interruptor FET. Efectos de la Temperatura. Fet de potencia. Dispositivo de acoplamiento de carga.
- d.- Estabilidad de la polarización. Desplazamiento del punto de reposo debido a la incertidumbre de β . Efecto de la temperatura sobre el punto de reposo. Análisis del factor de estabilidad. Compensación con diodos. Estabilidad de la polarización en el FET y MOSFET. Consideraciones térmicas ambientales. Especificaciones.

e.- Amplificadores de baja frecuencia para pequeña señal. Parámetros híbridos. Circuito equivalente del transistor en parámetros híbridos. Configuración E.C., B.C. y C.C. Reflexión de impedancia en el transistor. Interpretación de las especificaciones dadas por los fabricantes. Circuito equivalente del Fet. Amplificador de tensión en F.C. Amplificador en D.C. Reflexión de Impedancia en el Fet. Divisor de fase. Amplificador en P.C. Fet de doble puerta. Especificaciones de los fabricantes.

UNIDAD 4: Amplificadores lineales de potencia en audiofrecuencia:

Emisor común de clase A. Hipérbola de disipación máxima. Amplificador acoplado por transformador. Amplificadores de potencia simétricos de clase B (push-pull). Amplificadores simétricos complementarios. El Amplificador de Potencia de Clase C.

UNIDAD 5: Circuitos con varios transistores:

a.- El amplificador diferencial. Relación de rechazo de modo común. Amplificador diferencial con fuente de corriente constante. Amplificador diferencial con resistencia de emisor para el equilibrio. Amplificador diferencial con Fet. Amplificador Darlington. Amplificador Cascodo. Amplificador Operacional. Análisis y diseño en c.c. Análisis en pequeña señal.

b.- Aplicaciones de los Amplificadores Operacionales. Amplificador lineal inversor. Amplificador lineal no inversor. Realimentación. Operaciones lineales utilizando el operacional. Aplicaciones no lineales de los operacionales. Rectificador. Recortador. Fijador de Nivel. Detector. Limitador. Generador de barrido. Amplificador logarítmico. Fuente de alimentación regulada. Multiplicador analógico de cuatro cuadrantes. Control automático de ganancia. Consideraciones prácticas en los circuitos con amplificadores operacionales.

UNIDAD 6: Limitaciones de frecuencia y de velocidad de conmutación:

a.- Respuesta en baja frecuencia del amplificador transistorizado y del amplificador FET. Respuesta en alta frecuencia del amplificador transistorizado. Respuesta en alta frecuencia del amplificador FET.

b.- Amplificadores sintonizados. De sintonía única. El amplificador sintonizado sincronamente. Producto ganancia-ancho de banda. El interruptor con transistor.

UNIDAD 7: Introducción a la realimentación y compensación en frecuencia de los amplificadores operacionales. Osciladores:

a.- Conceptos básicos de la realimentación. Ganancia. Respuesta en frecuencia. Ancho de banda y producto ganancia-ancho de banda. Análisis de estabilidad: aplicación del Criterio de Nyquist y diagramas de Bode.

b.- Redes estabilizadoras. Compensación de los amplificadores operacionales. Compensación por retardo y por adelanto.

c.- Osciladores senoidales. Osciladores por desplazamiento de fase. Oscilador en puente de Wien. Oscilador del circuito sintonizado. Oscilador Colpitts. Oscilador Hartley.

UNIDAD 8: Introducción a la electrónica digital combinacional y secuencial:

a.- Funciones lógicas. Álgebra booleana. Compuertas Lógicas. Tablas de Verdad. Tablas de Veitch-Karnaugh. El sistema binario. Códigos. Sistemas Combinacionales.

b.- Circuitos biestables. El circuito RS. El maestro-esclavo. El biestable JK. El biestable D. Bietables en el mercado. Sistemas secuenciales. Registros de desplazamiento. Contador asíncrono y síncrono. Diseño de un contador síncrono no binario. Contadores integrados en el mercado. Especificaciones del fabricante.

c.- Circuitos aritméticos. Semisumador. Sumador total. Sustracción por complemento a dos. Convertidor digital-analógico y analógico-digital.

UNIDAD 9: Introducción a la Electrónica de Potencia:

a.- Dispositivos semiconductores de control de Potencia. Diodos, SCR, TRIAC, MOSFET, IGBT. Características de Control. Tipos de circuitos.

b.- Circuitos rectificadores monofásicos, trifásicos y hexafásicos.

c.- Rectificación controlada.

d.- Controladores de Tensión de CA. Pulsadores de CC. Inversores de Modulación de ancho de Pulso. Convertidores. Interruptores.

e.- Transductores.

VII - Plan de Trabajos Prácticos

PROGRAMA DE TRABAJOS PRÁCTICOS

- 1.- Prácticos de Problemas: serán nueve, correspondientes a las unidades en que se desarrolla el Programa Analítico.
- 2.- Prácticos de Laboratorio: serán desarrollados en base a guías de laboratorio y textos citados en la bibliografía.
 - 1) Circuitos con diodos.
 - 2) Rectificadores y Filtros.
 - 3) Amplificadores básicos con transistores.
 - 4) Amplificadores con transistores de efecto de campo.
 - 5) Amplificadores lineales de potencia.
 - 6) Amplificadores operacionales.
 - 7) Respuesta en frecuencia de los amplificadores.
 - 8) Osciladores.
 - 9) Puertas lógicas en la electrónica combinacional.
 - 10) Biestables y contador de módulo 3 con FFJK.
 - 11) Rectificador monofásico semicontrolado.
 - 12) Inversores y convertidores
- 3.- Trabajos en Grupo donde los alumnos desarrollen habilidades en esta metodología de operación aplicados al diseño y construcción de circuitos prácticos.

VIII - Regimen de Aprobación

REGLAMENTACIÓN DE LOS TRABAJOS PRÁCTICOS

Los alumnos deberán aprobar la totalidad de los Trabajos de Laboratorio y la Carpeta de Trabajos Prácticos, que incluye los Prácticos de Problemas y los Informes de Prácticos de Laboratorio. Tienen tres recuperaciones en total, no pudiendo recuperar un practico más de una vez.

Para la regularización de la asignatura, los alumnos inscriptos deberán aprobar:

- a) Plan de Trabajos Prácticos.
- b) Régimen de asistencia no menor al 80% de las clases, las que son teórico-prácticas y prácticas.
- c) Dos parciales teórico-prácticos, o las correspondientes recuperaciones estipuladas por Reglamentación.

RÉGIMEN DE PROMOCIÓN SIN EXAMEN FINAL

Para la promoción sin examen final, los alumnos inscriptos deberán aprobar:

- a) Plan de Trabajos Prácticos.
- b) Régimen de asistencia no menor al 80% de las clases teóricas y de las clases practicas.
- c) Un parcial teorico-practico o su correspondiente recuperación por cada una de las unidades que consta el Programa Analítico de la Asignatura, con una clasificación igual o superior al 70%.
- d) La evaluación diagnóstica continua por parte del docente.

EXAMEN FINAL

Los alumnos regulares serán evaluados en la teoría de la materia.

Los alumnos libres serán evaluados en la teoría luego de aprobar el Plan de Trabajos Prácticos.

Los alumnos que hayan optado por el régimen de promoción sin examen final y no hayan concluido con la totalidad del

Programa Analítico y Plan de Trabajos Prácticos deberán rendir las unidades y prácticos faltantes, en las mesas de examen ordinarias correspondientes a la Asignatura.

Es necesario dejar claro en este punto, que estas normas se flexibilizan con la metodología del dictado, pues ya para ese entonces se ha producido una evaluación diagnóstica continua de cada uno de los alumnos.

IX - Bibliografía Básica

- [1] [1] [1] 1.- SCHILLING, DONALD L. Y BELOVE, CHARLES "Circuitos Electrónicos. Discretos e Integrados " 3ra. Edición. Ed. Mc. Graw-Hill. Año 1993.
- [2] [2] [2] 2.- MILLMAN, JACOB y GRABEL, ARVIN "Microelectrónica " 6ta. Edición. Ed.Hispano Europea- Año 1993.
- [3] [3] [3] 3 – SEDRA, ADEL S. “Circuitos Microelectrónicos”.4ta. Edición. Ed.Oxford University- Año 1999.
- [4] [4] [4] 4 - RASHID, MUHAMMAD H. : “Electrónica de Potencia. Circuitos, Dispositivos Y Aplicaciones” Edit Prentice Hall Inc 3raEdición. 2003
- [5] [5] [5] 5.- CONANT, ROGER “Engineering Circuit Analysis with Pspice and Probe”. Ed. McGraw-Hill. Año 1993.
- [6] [6] [6] 6.- PEREZ, JULIO M. “Técnicas Digitales y Microelectrónica”. Editorial Arbó. Año 1985.
- [7] [7] [7] 7.- ZBAR, PAUL et al. “ Prácticas de Electrónica”. Editorial Alfa-Omega. Año 2001. 7º Edición.
- [8] X - Bibliografía Complementaria
- [9] [1] [1] 1.- ALLEY, CHARLES y ATWOOD, KENNETH "Ingeniería Electrónica" 3ra. Edición. Ed. Limusa. Año 1979.
- [10] [2] [2] 2.- MALVINO, ALBER PAUL "Principios de Electrónica" 5ta Edición. Ed. Mc.Graw-Hill. Año 1993.
- [11] [3] [3] 3.- MILLMAN, JACOB y HALKIAS, CHRISTOS " Electrónica Integrada" 1ra. Edición, Barcelona, España. Ed.Hispano Europea. Año 1976.

X - Bibliografía Complementaria

- [1] [1] [1] 1.- ALLEY, CHARLES y ATWOOD, KENNETH "Ingeniería Electrónica" 3ra. Edición. Ed. Limusa. Año 1979.
- [2] [2] [2] 2.- MALVINO, ALBER PAUL "Principios de Electrónica" 5ta Edición. Ed. Mc.Graw-Hill. Año 1993.
- [3] [3] [3] 3.- MILLMAN, JACOB y HALKIAS, CHRISTOS " Electrónica Integrada" 1ra. Edición, Barcelona, España. Ed.Hispano Europea. Año 1976

XI - Resumen de Objetivos

OBJETIVOS DEL CURSO

Aprender los fundamentos sobre la teoría física de los semiconductores.

Tomar conocimiento sobre el funcionamiento del diodo, del transistor bipolar de juntura, y del transistor de efecto de campo, utilizando las diferentes formas de conexión a fin de adaptarlos a diversas situaciones.

Adquirir las capacidades de analizar y diseñar circuitos electrónicos básicos y de interconectarlos entre sí.

Estudiar y aplicar la tecnología básica de los circuitos semiconductores discretos e integrados para interconectarlos entre sí con el fin de realizar funciones determinadas.

Reconocer circuitos fundamentales como partes de otros más complejos, interpretando diagramas en bloques.

Aprender el software Pspice con el fin de realizar análisis, simulación de circuitos y ver sus resultados prácticos.

Aprender los fundamentos de la electrónica digital que permitan visualizar las inmensas posibilidades de esta disciplina.

Adquirir los conocimientos básicos necesarios de la electrónica de potencia para su mejor desenvolvimiento como profesional en fábrica.

Adquirir la preparación necesaria que permita actuar a satisfacción en cursos posteriores de aplicación específicos.

XII - Resumen del Programa

PROGRAMA SINTETICO

Unidad 1: Física Electrónica. Balística electrónica. Comportamiento de un electrón bajo la acción de campos. Semiconductores. Modelos atómicos. Conducción en semiconductores. Semiconductores tratados. Emisión electrónica.

Unidad 2: Diodo Semiconductor. Juntura pn. Ecuación del diodo. Curvas características. Ruptura de la juntura. Análisis de los circuitos con diodos. Características. Diodos específicos. Efectos de la temperatura. Rectificación.

Unidad 3: Circuitos con transistores. Amplificación. Características en las distintas configuraciones. Modelos. Análisis gráfico. Potencia. Transistor de efecto de campo. FET y MOSFET. Amplificador e interruptor. CMOS. Efectos térmicos. Fet de potencia. Estabilidad de la polarización. Factores de estabilidad. Transistor, FET y MOSFET. Consideraciones térmicas. Especificaciones. Análisis y diseño de amplificadores de baja frecuencia para pequeña señal. Circuitos equivalentes. Configuraciones EC; BC; CC; FC;PC y DC. Reflexión de impedancia. Especificaciones

Unidad 4: Amplificadores lineales de potencia en audio frecuencias. Amplificadores clase A, B, simétricos y complementarios. Amplificador clase C.

Unidad 5: Circuitos con varios transistores. Amplificador diferencial. Darlington. Cascodo. Amplificador operacional. Análisis y diseño en CC y en pequeña señal. Aplicaciones de los amplificadores operacionales. Amplificador lineal. Operaciones lineales y no lineales. Fuente de alimentación regulada. Multiplicador analógico. Consideraciones prácticas.

Unidad 6: Limitaciones de frecuencia y de velocidad de conmutación. Respuesta en baja y alta frecuencia de los amplificadores BJT y FET. Amplificadores sintonizados. Producto ganancia ancho de banda. Interruptor con transistor.

Unidad 7: Realimentación, compensación en frecuencia de los amplificadores operacionales y osciladores. Ganancia. Respuesta en frecuencia. Ancho de banda y producto ganancia ancho de banda. Estabilidad Compensación.Osciladoresenoidales.

Unidad 8: Introducción a la electrónica digital combinacional y secuencial.

XIII - Imprevistos

NO HAY

XIV - Otros

ELEVACIÓN y APROBACIÓN DE ESTE PROGRAMA	
	Profesor Responsable
Firma:	
Aclaración:	
Fecha:	